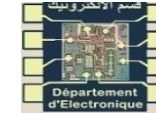




**ELECTRONIC DEPARTMENT  
TIMETABLE 2025/2026**



**INGENIEUR 4ème année Automatique et systèmes intelligents S07**

		,,,,, Etudiants					
	8H00	9H30	11H00	12H30	14H00	15H30	17H
Samedi							
DIMANCHE	Réseaux de Com. Indust. ©  Maarouf  G01		TP TS avancé G1/G2 Bennia/,,,,,,,,,Labo 5  TP Réseaux de Com. Ind. G2/G1 Maarouf Labo 02	Modélisation et identification des systèmes (TD)  Bensouici  F08	Modélisation et identification des systèmes ©  Bensouici  F08		
	Normes et installation électriques © Boulemnadjel F06	Systèmes à événement discret © Bourebia F06	Systèmes à événement discret (TD) Bourebia F06		<b>Projet Personnel Professionnel</b>  KARAR  AI3		
MARDI	TP Programmation FPGA G1/G2 Labo 4 Lezzar/Aimer			Progr. Av. en python ©  Maarouf F09	Commande des systèmes linéaires TD Maarouf F09		
	Com des Syst L dans l'E. E. G1/G2 Maarouf./Krouma Labo 9						
MERCREDI	Commande des systèmes linéaires © Chemachema F07	Commande des systèmes linéaires © Chemachema F07		TS avancé © Bennia F07	TS avancé (TD) Bennia F07		
JEUDI	Modél. et ident. des syst G2/G1 Labo 4 Bensouici/,,,,,,,,,,,,,		Programmation FPGA © Belhani F09	Programmation FPGA (TD) Belhani F09			
	TP Programmation Av. en python labo 9 G2/G1 Maarouf./,,,,,,,,,,,,,						